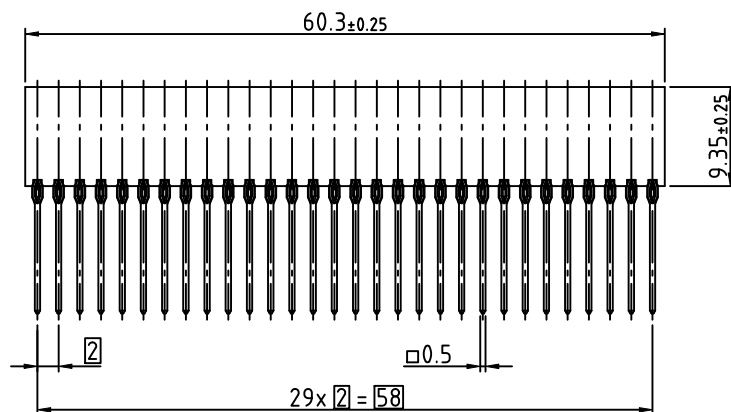
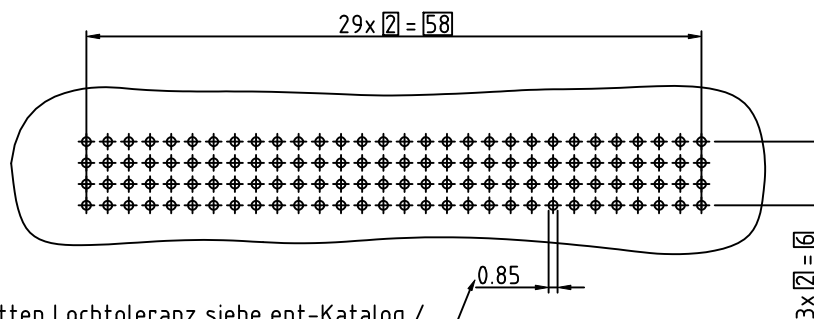


Leiterplatten-Lochbild / pcb-layout:



Leiterplatten Lochtoleranz siehe ept-Katalog /
pcb hole-tolerance see ept-catalogue

Technische Änderungen vorbehalten / all data subject to amendment without notice

Werkstoff / Material:				Allgemeintoleranz / General Tolerances				Maßstab / Scale: 2:1			
				Tolerierungsgrundsatz Fundamental tolerancing principle DIN ISO 8015		A3		Verwendungsbereich / Range of application			
				Datum / Date		Name / Name		Benennung / Description VarPol 2,0mm Federleiste 4x30pol. VarPol 2,0mm female connector 4x30pol. PC/104 plus Board to Board			
				Erst/Drawn		Mortlock					
				Gepr./Insp.							
04	drawing modified	15.04.2011	Kowat.			ept GmbH www.ept.de		Zeichnungsnummer / Drawing number 264-60303-12		Art / Art C Blatt / Sheet 1 Status/Status	
03	drawing modified	09.08.2007	Mil.								
02	sheet 2 new	04.10.2004	Mil.								
01	drawing modified	15.09.2009	Hab.								
Version/ Version		Änderung / Revision		Datum/Date		Name/Name					