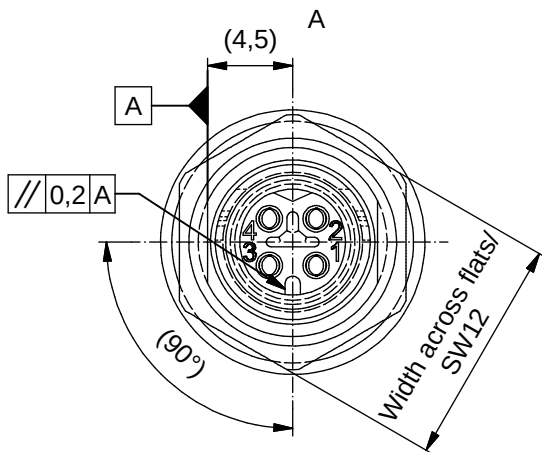
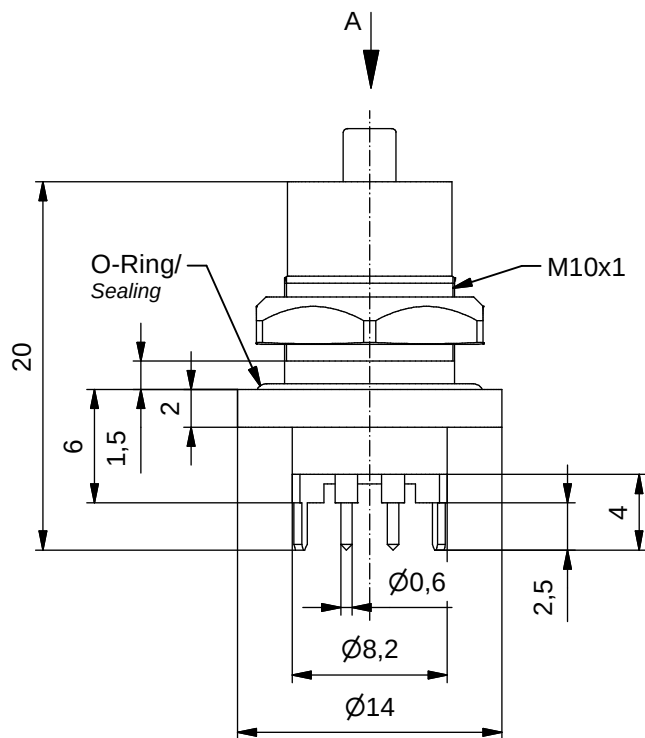
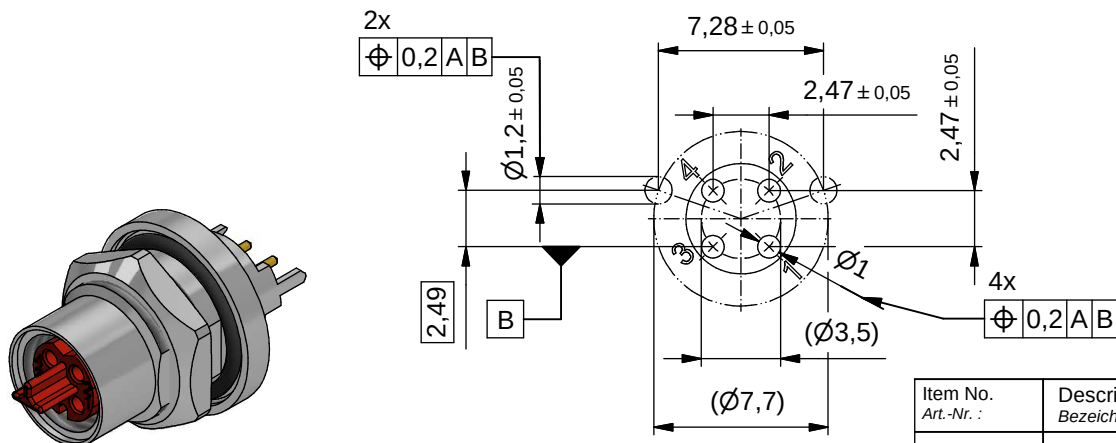




Pin Layout PCB
Lochbild Leiterplatte



Technical specification/

Technische Daten:

Rated Voltage/ Bemessungsspannung: IEC 61076-2-114	48 V AC / 60 V DC
Current rating/ Strombelastbarkeit: IEC 61076-2-114	4 A at/ bei 40 °C
Insulation resistance/ Isolationswiderstand: IEC 60512	>=100 MΩ
Pollution degree/ Verschmutzungsgrad: IEC 60664-1	3/2
Degree of protection/ Schutzart: IEC 60529	IP 67, in mated condition/ im verschraubten Zustand

Temperature range/
 Umgebungstemperatur:

Mating cycles/
 Steckzyklen:
 IEC 60512-9a

Transmission
 characteristics/
 Übertragungs-
 eigenschaften:

ISO 11801 Cat 5

Materials/

Werkstoffe:

Contact/ Kontakt:	CuZn, Ni b / Au 0,2 gal.
Contact carrier/ Kontakträger:	PA6 GF, UL 94 V-0
Sealing/ Dichtung:	FPM, NBR
Counter nut/ Kontermutter:	CuZn, Ni
Socket housing/ Flanschgehäuse:	CuZn, Ni

Installation specification/

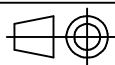
Montagedaten:

Recommended torque/
 empfohlenes Drehmoment:

Conec
 Installation tool/
 Montagewerkzeug:

Installation hole/
 Einbauöffnung:

Item No. Art.-Nr. :	Description/ Bezeichnung:	Height/ Höhe:
42-01680	SAL - 8P - FKH4 - P6 - 10	6 mm



dim. in mm

general tolerance/
 Allgemeintoleranz:

0	± 0,50 mm
0,0	± 0,25 mm
0,00	± 0,10 mm
*	± 1,5 °

drawn/
 gez.

Date/Datum

Name

appd./
 gepr.

06.07.16

Christen

Index: c Ä22-0685 RJU 24.01.23

Scale/Maßstab:

CONEC®

dwg no /
 Z.-nr.:

42K1A1430

DIN-
 A4

RoHS compliant/konform

1 / 1