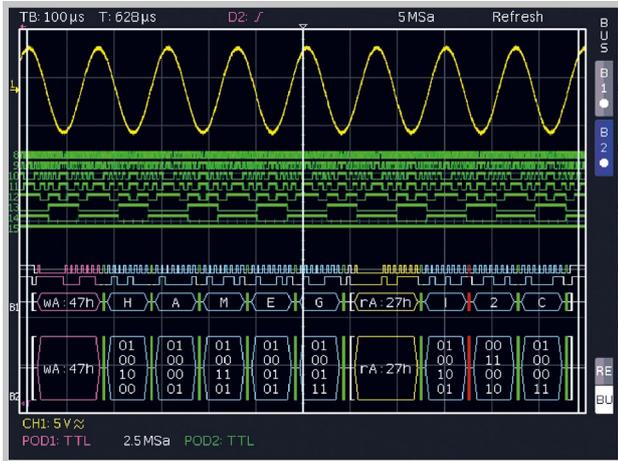
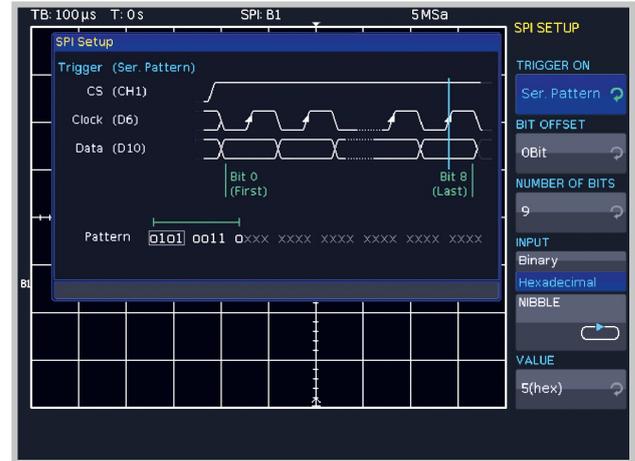


H0010 Serielle Busse

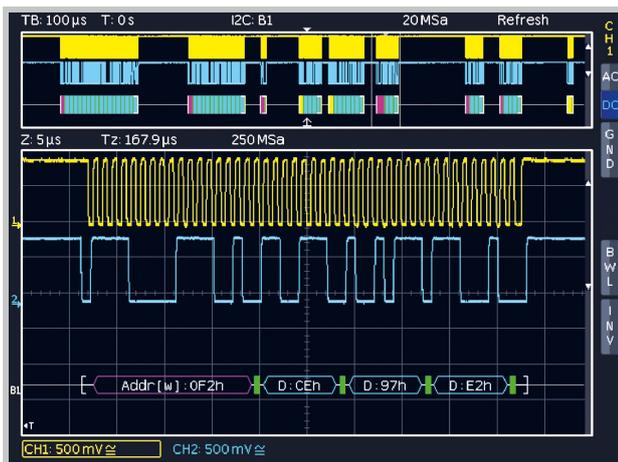
für alle Oszilloskope der HMO Serie



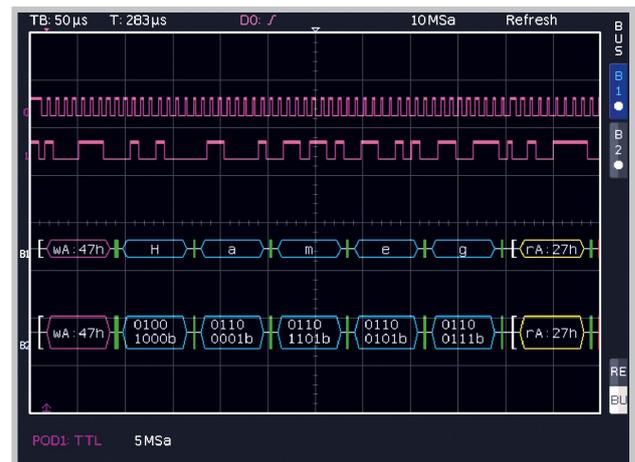
Mixed Signal und Busdarstellung



SPI Bus Trigger Einstellung



I²C Bus Hex Dekodierung auf dem Analogkanal



I²C Bus ASCII und binär

- ✓ Mit Analog- und/oder Logikkanälen
- ✓ I²C, SPI, UART/RS-232 Busse triggern und dekodieren
- ✓ Hardwareunterstützte Dekodierung in Echtzeit
- ✓ Farbige Hervorhebung einzelner Inhalte der Nachrichten zur intuitiven Analyse und übersichtlichen Darstellung
- ✓ Mit Zoomfaktor zunehmende Detaildarstellung der Dekodierung
- ✓ Busdarstellung mit synchroner Darstellung der Daten und gegebenenfalls Taktsignal
- ✓ ASCII-, Binär-, Hexadezimal- und Dezimal-Format
- ✓ Bis zu vierzeilige Darstellung der Dekodierung
- ✓ Umfangreiche Triggermöglichkeiten zur Isolierung einzelner Nachrichten
- ✓ Option für alle Oszilloskope der HMO Serie, auch nachrüstbar

H0010 I²C, SPI, UART/RS-232 Busanalyse

		I ² C Bus	SPI Bus	UART/RS-232 Bus
Bus Konfiguration				
Bit/Baud Rate		bis zu 10 Mbit/s (HM0352x/2524), bis zu 5 Mbit/s (HM072x...202x)	bis zu 25 Mbit/s (HM0352x/2524), bis zu 12,5 Mbit/s (HM072x...202x)	300, 600, 1.200, 2.400, 4.800, 9.600, 19.200, 38.400, 57.600, 115.200 Baud, bis zu 62,5 Mbit/s (HM0352x/2524), bis zu 31 Mbit/s (HM072x...202x)
Anzahl der Bit's		7 oder 10 Bit für Adresse 8 Bit für Daten	32 Bit für Daten	8 Bit für Daten 1, 1,5, 2 Bit für Stop Bit
Polarität		n/a	Chip Select, positiv oder negativ, oder ohne Chip Select (2 Draht SPI) Clock steigend oder fallend Daten High oder Low aktiv	High oder Low aktiv
Parität		n/a	n/a	keine, odd oder even
Trigger				
Quelle		digitale Kanäle LCH 0...15 [Opt. H03508], analoge Kanäle CH 1...2 [CH 1...4]	digitale Kanäle LCH 0...15 [Opt. H03508], analoge Kanäle CH 1...2, externer Triggereingang für Chip select, [CH 1...4]	digitale Kanäle LCH 0...15 [Opt. H03508], analoge Kanäle CH 1...2 [CH 1...4]
Ereignis		7 oder 10 Bit Adresse 7 oder 10 Bit Adresse mit 8 Bit Daten Start, Stop, Neustart kein Acknowledge Adresse ohne Acknowledge	Datenpakete bis zu 32 Bit mit positivem oder negativem Chip Select oder vereinfachtes SPI ohne Chip Select	Datenpakete bis zu 8 Bit
Eingabeform		Hexadezimal oder Binär	Hexadezimal oder Binär	Hexadezimal oder Binär
Hardware beschleunigte Dekodierung				
Quelle		digitale Kanäle LCH 0...15 [Opt. H03508], analoge Kanäle CH 1...2 [CH 1...4]	digitale Kanäle LCH 0...15 [Opt. H03508], analoge Kanäle CH 1...2, externer Triggereingang für Chip Select, [CH 1...4]	digitale Kanäle LCH 0...15 [Opt. H03508], analoge Kanäle CH 1...2 [CH 1...4]
Darstellung		Busdarstellung, farbige Hervorhebung von Leseadresse: Gelb Schreibadresse: Magenta Daten: Cyan Start: Weiss Stop: Weiss ACK/NACK: Grün/Rot Fehler: Rot Triggerbedingung: Grün bis zu vier Zeilen Darstellung der dekodierten Werte, synchrone Anzeige der Bitleitungen	Busdarstellung, farbige Hervorhebung von Daten: Cyan Start: Weiss Stop: Weiss Fehler: Rot Triggerbedingung: Grün bis zu vier Zeilen Darstellung der dekodierten Werte, synchrone Anzeige der Bitleitungen	Busdarstellung, farbige Hervorhebung von Daten: Cyan Start: Weiss Stop: Weiss Fehler: Rot Triggerbedingung: Grün bis zu vier Zeilen Darstellung der dekodierten Werte, synchrone Anzeige der Bitleitungen
Format		Adresse: Hexadezimal Daten: ASCII, binär, dezimal, hexadezimal	n/a Daten: ASCII, binär, dezimal, hexadezimal	n/a Daten: ASCII, binär, dezimal, hexadezimal