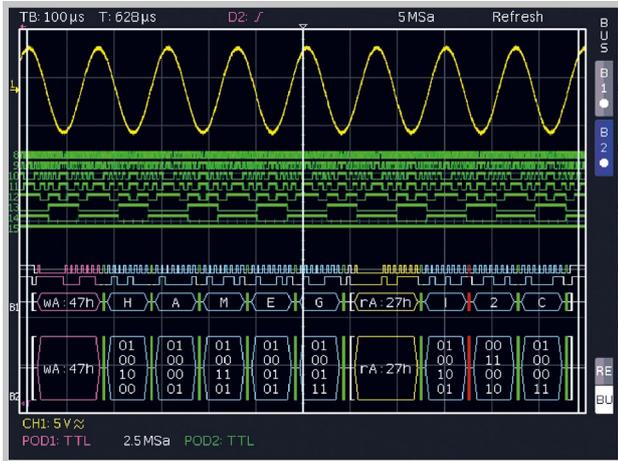
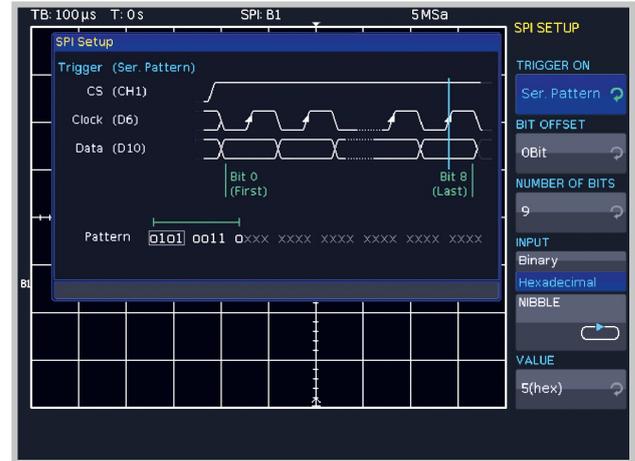


H0010 Bus serie

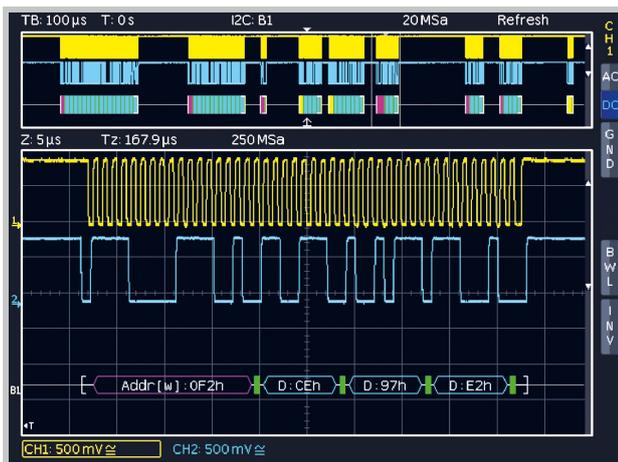
para todos los osciloscopios de la Serie HMO



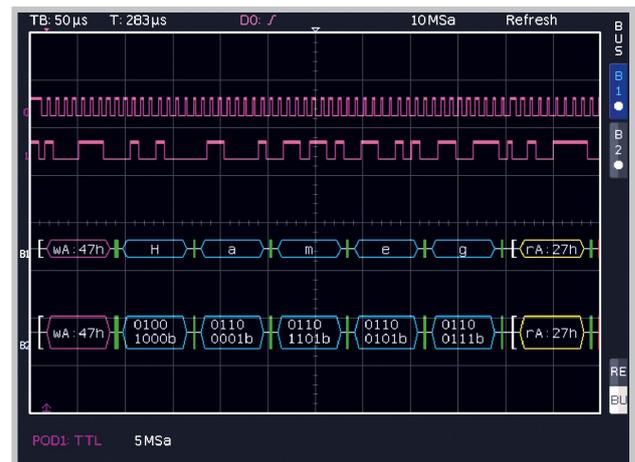
Señales mixtas y presentaciones de bus



Ajuste de disparo del SPI Bus



Decodificación hexadecimal del bus I²C usando la entrada por el canal analógico



I²C Bus ASCII y binario

- ✓ A través de canales analógicos y/o canales lógicos
- ✓ Para sincronizar y decodificar buses I²C, SPI, UART/RS-232
- ✓ Decodificación en tiempo real, soportada por hardware
- ✓ Remarcación en color de contenidos individuales para un análisis intuitivo y para una presentación clara
- ✓ Mediante el factor de Zoom, aumento de presentación de detalles de la decodificación
- ✓ Presentación del bus con presentación sincrónica de los datos y según caso, de la señal de sincronismo
- ✓ Formatos ASCII, binario, hexadecimal y decimal
- ✓ Presentación en hasta 4 líneas de la decodificación
- ✓ Amplias posibilidades de disparo para aislar informaciones individuales
- ✓ Opciones para todos los osciloscopios de la Serie HMO y se pueden cargar posteriormente

H0010

H0010 Análisis de bus I²C, SPI, UART/RS-232

I ² C Bus				SPI Bus				Bus UART/RS-232				
Configuración de bus												
Bit/Baudios	hasta 10 Mbit/s (HMO352x/2524), hasta 5 Mbit/s (HMO72x...202x)				hasta 25 Mbit/s (HMO352x/2524), hasta 12,5 Mbit/s (HMO72x...202x)				300, 600, 1.200, 2.400, 4.800, 9.600, 19.200, 38.400, 57.600, 115.200 Baud, hasta 62,5 Mbit/s (HMO352x/2524), hasta 31 Mbit/s (HMO72x...202x)			
Cantidad de bits	7 ó 10 bit para dirección 8 bit para datos				32 bit para datos				8 bit para datos 1, 1,5, 2 bit para el stop bit			
Polaridad	no disponible				Chip Select, positivo o negativo, o sin Chip Select (SPI de 2 hilos) Reloj ascendiente o descendiente Datos en High o en Low activos				High o Low activos			
Paridad	no disponible				no disponible				ninguno, impares o pares			
Trigger (Disparo)												
Fuente	Canales digitales LCH 0...15 [opc. H03508] Canales analógicos CH 1...2 [CH 1...4]				Canales digitales LCH 0...15 [opc. H03508] Canales analógicos CH 1...2, entrada externa para Chip Select, [CH 1...4]				Canales digitales LCH 0...15 [opc. H03508] Canales analógicos CH 1...2 [CH 1...4]			
Evento	Dirección de 7 ó 10 bit Dirección de 7 ó 10 bit con datos de 8 bit Start, Stop, Arranque nuevo Sin reconocer Dirección no reconocida				Paquetes de datos hasta 32 bit con Chip Select positivo o negativo o SPI simplificado sin Chip Select				Paquetes de datos hasta 8 bit			
Entrada de datos	Hexadecimal o binario				Hexadecimal o binario				Hexadecimal o binario			
Decodificación acelerada por hardware												
Fuente	Canales digitales LCH 0...15 [opc. H03508] Canales analógicos CH 1...2 [CH 1...4]				Canales digitales LCH 0...15 [opc. H03508] Canales analógicos CH 1...2, entrada externa para Chip Select, [CH 1...4]				Canales digitales LCH 0...15 [opc. H03508] Canales analógicos CH 1...2 [CH 1...4]			
Representación	Presentación del bus, marcaje en color de Dirección de lectura: Amarillo Dirección de escritura: Magenta Datos: Cyan Start: Blanco Stop: Blanco Sin reconocer: Verde/Rojo Error: Rojo Condición de disparo: Verde presentación de hasta 4 líneas de los valores decodificados, indicación sincronizada de las líneas de bits				Presentación del bus, marcaje en color de Datos: Cyan Start: Blanco Stop: Blanco Error : Rojo Condición de disparo: Verde presentación de hasta 4 líneas de los valores decodificados, indicación sincronizada de las líneas de bits				Presentación del bus, marcaje en color de Datos: Cyan Start: Blanco Stop: Blanco Error : Rojo Condición de disparo: Verde presentación de hasta 4 líneas de los valores decodificados, indicación sincronizada de las líneas de bits			
Formato	Dirección: Hexadecimal Datos: ASCII, binarios, decimal, hexadecimal				no disponible Datos: ASCII, binarios, decimal, hexadecimal				no disponible Datos: ASCII, binarios, decimal, hexadecimal			