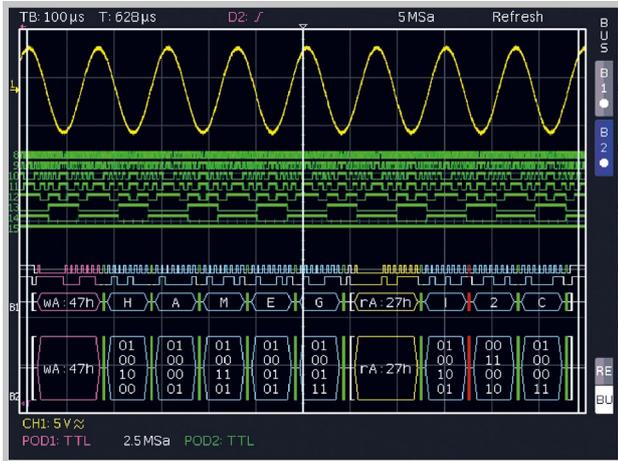
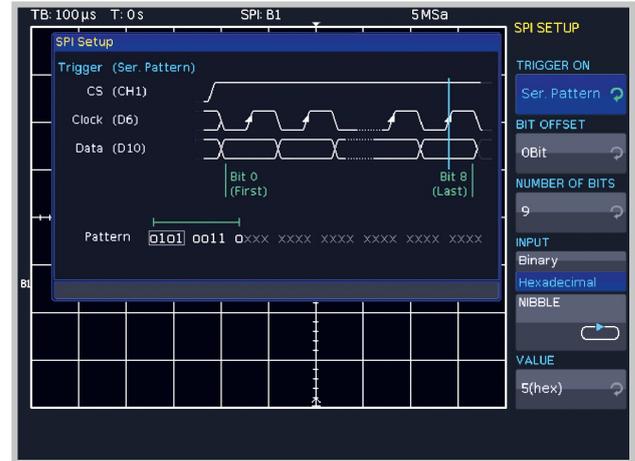


H0011 Bus Série

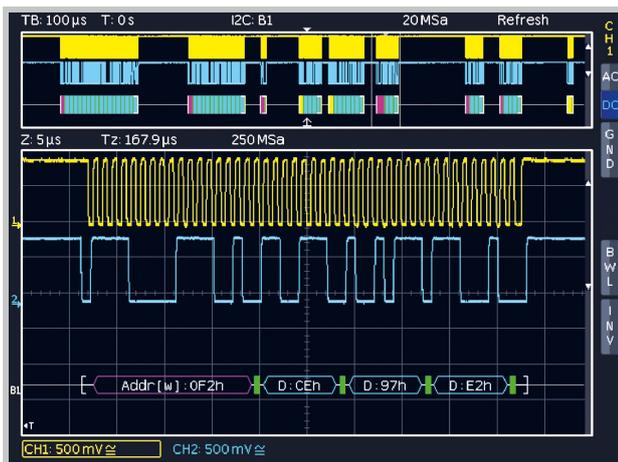
pour tous les oscilloscopes de la série HMO



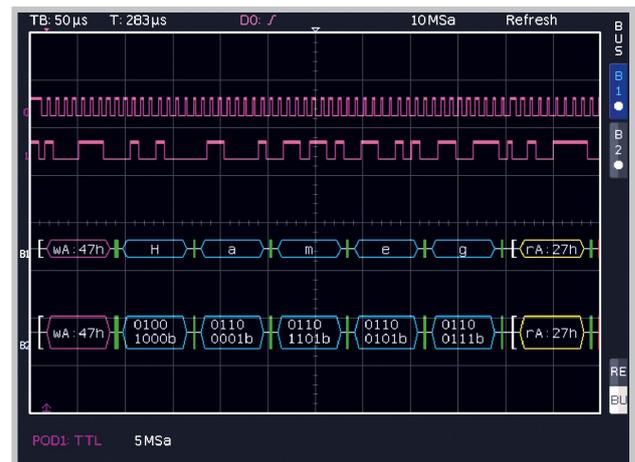
Signaux mixtes et affichage du bus



Bus SPI 32 Bit Hexadécimal



Décodage Hex d'un bus I²C sur voie analogique



Bus I²C ASCII et binaire

- ☑ Pour voies analogiques
- ☑ Déclenchement et décodage des bus I²C, SPI, UART/RS-232
- ☑ Décodage hardware accéléré en temps réel
- ☑ Affichage codifié en couleur du contenu pour une analyse intuitive et vue d'ensemble simplifiée
- ☑ Le facteur d'expansion (zoom) permet de rendre plus visibles les détails du décodage
- ☑ Affichage synchrone des données du bus et des signaux d'horloge, le cas échéant
- ☑ Décodage aux formats ASCII, Binaire, Hexadécimal ou Décimal
- ☑ Jusqu'à 4 lignes pour afficher clairement les valeurs décodées
- ☑ Possibilités de déclenchement étendues pour isoler les messages spécifiques
- ☑ Option pour tous les oscilloscopes de la HMO série, avec mise à jour ultérieure

H0011

H0011 I²C, SPI, UART/RS-232 Analyse du bus

	Bus I ² C	Bus SPI	Bus UART/RS-232
Configuration du bus			
Débit binaire/vitesse de transmission (en bauds)	jusqu'à 10 Mbit/s (HMO352x/2524), jusqu'à 5 Mbit/s (HMO72x...202x)	jusqu'à 25 Mbit/s (HMO352x/2524), jusqu'à 12,5 Mbit/s (HMO72x...202x)	300, 600, 1.200, 2.400, 4.800, 9.600, 19.200, 38.400, 57.600, 115.200 Baud, jusqu'à 62,5 Mbit/s (HMO352x/2524), jusqu'à 31 Mbit/s (HMO72x...202x)
Nombre de Bit	7 ou 10 Bit pour l'Adresse ID 8 Bit pour les Données	32 Bit pour les Données	8 Bit pour les Données 1, 1,5, 2 Bit pour le Bit de Stop
Polarité	n/a	Chip Select, positive ou négative, ou sans Chip Select (SPI 2 fils), Front d'horloge montant ou descendant, Données Hautes ou Basses actives	Haut ou Bas active
Parité	n/a	n/a	aucune, pair ou impair
Trigger (déclenchement)			
Source	Voies analogiques CH 1...2 [CH 1...4]	Voies analogiques CH 1...2, entrée Trigger Externe pour 'Chip Select', [CH1...4]	Voies analogiques CH 1...2 [CH 1...4]
Evénements	7 or 10 Bit pour l'Adresse ID 7 or 10 Bit pour l'Adresse ID avec 8 Bit de Données Start, Stop, Restart Acknowledge manquant Address ID sans Acknowledge	Data paquets jusqu'à 32 Bit avec Chip Select positif ou négatif ou sans Chip Select - SPI simplifié	Data paquets jusqu'à 8 Bit
Format d'entrée	Hexadécimal ou Binaire	Hexadécimal ou Binaire	Hexadécimal ou Binaire
Décodage Hardware accéléré			
Source	Voies analogiques CH 1...2 [CH 1...4]	Voies analogiques CH 1...2, entrée Trigger Externe pour 'Chip Select', [CH1...4]	Voies analogiques CH 1...2 [CH 1...4]
Affichage	Affichage du bus - Couleur de surlignage Adresse lecture : Jaune Adresse d'écriture : Magenta Données : Cyan Start : Blanc Stop : Blanc Acknowledge manquant : Rouge Erreur : Rouge Condition de Trigger : Vert Jusqu'à 4 lignes pour valeurs décodées, affichage synchrone des lignes binaires	Affichage du bus - Couleur de surlignage Données : Cyan Start : Blanc Stop : Blanc Erreur : Rouge Condition de Trigger : Vert Jusqu'à 4 lignes pour valeurs décodées, affichage synchrone des lignes binaires	Affichage du bus - Couleur de surlignage Données : Cyan Start : Blanc Stop : Blanc Erreur : Rouge Condition de Trigger : Vert Jusqu'à 4 lignes pour valeurs décodées, affichage synchrone des lignes binaires
Format	Adresse ID : Hexadécimal Données : ASCII, binaire, décimal, hexadécimal	n/a Données : ASCII, binaire, décimal, hexadécimal	n/a Données : ASCII, binaire, décimal, hexadécimal